



Présentation

Code interne : EEL8-EANA8

Description

Le module EA201 est un enseignement de spécialisation en électronique analogique intégrée. Il traite principalement de l'analyse et de la synthèse d'Amplificateur Opérationnels (AOp), ou Operational Amplifier (OpAmp), au niveau transistor.

Les objectifs :

- 1/ Être capable d'analyser un schéma d'amplificateur opérationnel au niveau transistor
- 2/ Être en mesure de synthétiser un AOp à 3 étages, stabilisé
- 3/ Proposer un macro-modèle non-idéal d'un AOp

Heures d'enseignement

CI	Cours Intégrés	7h
TDM	Travaux Dirigés sur Machine	12h

Pré-requis obligatoires

Semestre 5 - UE B - Modules : EA107, EA118

Semestre 6 - UE B - Module : EA116

Semestre 7 - UE A - Module : EA233

Syllabus

Le déroulement du module suit la chronologie suivante:

5 Créneaux de cours intégrés de 1h20: Analyse des différentes fonctions qui constituent un AOp
Polarisation, Etage de sortie/Buffer, Amplification de Transimpédance (OTA) et Stabilisation

1 Créneau de TD de 1h20: Synthèse d'un AOP

Le dimensionnement d'un AOP basique à 3 Etages est réalisé suivant un cahier des charges imposé

3 Créneaux de projet de 3h: Synthèse et Simulation sur Cadence d'un AOp

Le circuit étudié en TD est saisi et simulé sous Cadence dans une technologie CMOS 350nm.

Vérification par simulation du flot de conception suivi en TD

Caractérisation complète de l'AOp (Slew Rate, Offset, Dynamique de sortie, Impédance de sortie...)

Informations complémentaires

Electronique Analogique et Circuits Intégrés

Bibliographie

Cours Polycopié

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Continu	Contrôle Continu			1		

Infos pratiques

Contacts

Thierry Taris

✉ Thierry.Taris@bordeaux-inp.fr