



Présentation

Code interne : ERI6-ITEC2

Description

Ce cours présente les principes fondamentaux de l'architecture des ordinateurs.

Le but du cours est de démystifier le fonctionnement des ordinateurs.

Pour cela, le cours se décompose en deux parties.

Dans un premier temps, on présente un proto assembleur et on voit comment l'utiliser (utilisation de la pile, conventions d'appels de fonctions...)

Dans un second temps, on voit comment, à partir de portes NAND et d'une horloge, on peut construire de la mémoire et un proto processeur séquentiel pour cet assembleur.

Heures d'enseignement

CI	Cours Intégrés	28h
----	----------------	-----

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Terminal	Ecrit	90		0.5		sans document
Contrôle en cours de Semestre	Ecrit	90		0.5		sans document

Seconde chance / Session de rattrapage - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Epreuve terminale	Oral	20		1		sans document

Infos pratiques

Contacts

Responsable module

Frédéric Mazoit

✉ Frederic.Mazoit@bordeaux-inp.fr