



Présentation

Code interne : ES9EN346

Description

Sensibiliser les apprenties et apprentis à la cybersécurité dans les systèmes électroniques embarqués

Heures d'enseignement

CI	Cours Intégrés	28h
----	----------------	-----

Informations complémentaires

- Architecture dans les SoC et les FPGA
- Problématique de sécurité
- Architectures modernes des System on Package et des FPGA
- Exemple de l'architecture ARM / Trust Zone
- Mécanismes matériels dans les systèmes embarqués
- Boot sécurisé
- Gestion des privilèges (fonction hyperviseur)
- Gestion mémoire (MMU, contrôleur DMA)
- Gestion des interfaces (ex. USB, Ether)
- Maîtrise de la configuration et des ressources non utilisée

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Continu Intégral	Contrôle Continu			1		

Infos pratiques

Contacts

Dominique Dallet

✉ Dominique.Dallet@bordeaux-inp.fr