#### LA PREPA DES INP

# Electronique numérique



### Présentation

Code interne: JP4ELECT

## Description

Numération binaire - codage binaire :

Entier non signé / Entier signé : complément à 2

Nombre décimaux / Nombre flottant

Circuit combinatoire Circuit séquentiel : Structure générale Mémoire : Bascule D

Compteur

Structure générale simplifiée d'un Processeur :

Unité de calcul Mémoire et bus Unité de commande

Commande machine et assembleur

Micro-controleur: informatique industrielle:

Ecriture et lecture d'un PORT

Programmation et Notion d'interruption TP: Utilisation d'une carte rasberry

#### Heures d'enseignement

CICours Intégrés6,67hTDMTravaux Dirigés sur Machine1hTPTravaux Pratiques3h

#### Modalités de contrôle des connaissances



## LA PREPA DES INP

#### Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle	Devoir			1		
Continu Intégral	surveillé					

# Infos pratiques

#### Contacts

Jean-marie Pham

■ Jean-Marie.Pham@bordeaux-inp.fr

