



Présentation

Code interne : JP4ELECT

Description

Numération binaire - codage binaire :
Entier non signé / Entier signé : complément à 2
Nombre décimaux / Nombre flottant
Circuit combinatoire
Circuit séquentiel :
Structure générale
Mémoire : Bascule D
Compteur
Structure générale simplifiée d'un Processeur :
Unité de calcul
Mémoire et bus
Unité de commande
Commande machine et assembleur
Micro-contrôleur : informatique industrielle :
Ecriture et lecture d'un PORT
Programmation et Notion d'interruption
TP : Utilisation d'une carte raspberry

Heures d'enseignement

| | | |
|-----|-----------------------------|-------|
| CI | Cours Intégrés | 6,67h |
| TDM | Travaux Dirigés sur Machine | 1h |
| TP | Travaux Pratiques | 3h |

Modalités de contrôle des connaissances

LA PREPA DES INP

Évaluation initiale / Session principale

| Type d'évaluation | Nature de l'évaluation | Durée (en minutes) | Nombre d'épreuves | Coefficient de l'évaluation | Note éliminatoire de l'évaluation | Remarques |
|---------------------------|------------------------|--------------------|-------------------|-----------------------------|-----------------------------------|-----------|
| Contrôle Continu Intégral | Devoir surveillé | | | 1 | | |

Infos pratiques

Contacts

Jean-marie Pham

✉ Jean-Marie.Pham@bordeaux-inp.fr