



Présentation

Code interne : EE6EN103

Description

Le projet numérique consiste à concevoir la partie numérique d'un système séquentiel qui sera implanté sur une carte électronique déjà existante.

Le projet contient une première partie qui consiste à concevoir un système numérique sur circuit FPGA dont le cahier des charges est bien défini. La deuxième partie consiste à améliorer le système en proposant des modifications du cahier des charges et en les implémentant sur le circuit FPGA.

Le système à concevoir contient en général un contrôleur sous forme de machine d'état, des blocs de calculs et des modules d'affichage (LED, afficheurs 7 segments).

Heures d'enseignement

TD	Travaux Dirigés	16h
TI	Travaux Individuels	10h

Pré-requis obligatoires

module EN102 sur la logique combinatoire et la logique séquentielle

Informations complémentaires

Electronique numérique.

Bibliographie

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Projet	Rapport			1		

Infos pratiques

Contacts

Responsable module

Dominique Dallet

✉ Dominique.Dallet@bordeaux-inp.fr