



Présentation

Code interne : EE7EN202

Description

Ce module forme à la conception d'un circuit numérique sur support FPGA.

Dans une première partie, des TP dirigés sont réalisés, montrant sur un exemple complet le processus de conception: l'écriture de la description VHDL, synthèse sous environnement CAO, test du circuit sur carte prototype.

Dans une seconde partie, chaque étudiant définit son propre cahier des charges d'un circuit numérique et l'implémente sur FPGA.

Objectifs

Maîtrise des principes, langages et outils pour la synthèse de circuits numériques ciblés sur FPGA.

Heures d'enseignement

TDM	Travaux Dirigés sur Machine	39h
TI	Travaux Individuels	18h

Pré-requis obligatoires

Maîtriser le langage VHDL.

Contrôle des connaissances

Contrôle continu y compris présentation et démonstration du circuit conçu

Informations complémentaires

Electronique numérique

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Continu Intégral	Contrôle Continu			1		