



## Présentation

**Code interne :** EEL8-EANA2

## Description

TP électronique système (TP obligatoires et tournants).

## Heures d'enseignement

|     |                             |     |
|-----|-----------------------------|-----|
| TDM | Travaux Dirigés sur Machine | 16h |
| TI  | Travaux Individuels         | 7h  |

## Syllabus

2 thèmes sont développés à travers 4 séances de TP (3 heures chacun) : La boucle à verrouillage de phase et l'alimentation à découpage

TP1 : Boucle à verrouillage de phase dans l'application "démodulation de fréquence"

TP2 : Hacheur Boost - étude du fonctionnement et caractérisation

TP3 : Boucle à verrouillage de phase dans les applications "synthétiseur de fréquence" et "modulation de fréquence"

TP4 : Alimentation à découpage de type Boost avec régulation

## Bibliographie

Polycopié

## Modalités de contrôle des connaissances

### Évaluation initiale / Session principale - Épreuves

| Type d'évaluation         | Nature de l'épreuve | Durée (en minutes) | Nombre d'épreuves | Coefficient de l'épreuve | Note éliminatoire de l'épreuve | Remarques |
|---------------------------|---------------------|--------------------|-------------------|--------------------------|--------------------------------|-----------|
| Contrôle Continu Intégral | Contrôle Continu    |                    |                   | 1                        |                                |           |

## Infos pratiques

### Contacts

Valery Lebret

✉ Valery.Lebret@bordeaux-inp.fr